

Symbol	MazoviaEDIH/PW/B5/02	
Czas realizacji	3-6 miesięcy	
Podmiot odpowiedzialny	Politechnika Warszawska	
Nazwa usługi	Wykorzystanie techniki programowalnej SoC FPGA do akceleracji sprzętowej w obszarze przetwarzania informacji i cyberbezpieczeństwa	
Opis usługi	<p>Prezentacja zastosowania nowoczesnych technologii programowalnych SoC FPGA w obszarach związanych z przetwarzaniem informacji i cyberbezpieczeństwem.</p> <p>Rozszerzenie funkcjonalności istniejących produktów o mechanizmu z obszaru cyberbezpieczeństwa, sztucznej inteligencji lub wysokowydajnego przetwarzania informacji. Opracowanie nowego produktu wykorzystującego mechanizmu z obszaru cyberbezpieczeństwa, sztucznej inteligencji lub wysokowydajnego przetwarzania informacji.</p>	
Odbiorca	Usługa jest przeznaczona dla klienta, który skorzystał z usługi wsparcia eksperckiego w ramach EDIH lub reprezentuje równoważny poziom świadomości technologicznej i biznesowej. Usługa obejmuje analizę możliwości realizacji przedsięwzięcia technicznego przy obecnym stanie techniki i stanowi wstęp do demonstracji.	
Minimalne wymagania do świadczenia usługi	Zespół kompetentny w przedmiotowej dziedzinie w zakresie wymaganym do realizacji zamówienia, w obszarach braku kompetencji – niezbędne wsparcie usługobiorcy.	
Szacowana wartość wsparcia: 37.000,00 zł	Wartość udzielanej pomocy <i>de minimis</i> : 18.500,00 zł (50% szacowanej wartości wsparcia)	