

<b>Symbol</b>	MazoviaEDIH/PW/B5/O2	
<b>Czas realizacji</b>	3-6 miesięcy	
<b>Podmiot odpowiedzialny</b>	Politechnika Warszawska	
<b>Nazwa usługi</b>	Wykorzystanie techniki programowalnej SoC FPGA do akceleracji sprzętowej w obszarze przetwarzania informacji i cyberbezpieczeństwa	
<b>Opis usługi</b>	<p>Prezentacja zastosowania nowoczesnych technologii programowalnych SoC FPGA w obszarach związanych z przetwarzaniem informacji i cyberbezpieczeństwem.</p> <p>Rozszerzenie funkcjonalności istniejących produktów o mechanizmu z obszaru cyberbezpieczeństwa, sztucznej inteligencji lub wysokowydajnego przetwarzania informacji. Opracowanie nowego produktu wykorzystującego mechanizmu z obszaru cyberbezpieczeństwa, sztucznej inteligencji lub wysokowydajnego przetwarzania informacji.</p>	
<b>Odbiorca</b>	Usługa jest przeznaczona dla klienta, który skorzystał z usługi wsparcia eksperckiego w ramach EDIH lub reprezentuje równoważny poziom świadomości technologicznej i biznesowej. Usługa obejmuje analizę możliwości realizacji przedsięwzięcia technicznego przy obecnym stanie techniki i stanowi wstęp do demonstracji.	
<b>Minimalne wymagania do świadczenia usługi</b>	Zespół kompetentny w przedmiotowej dziedzinie w zakresie wymaganym do realizacji zamówienia, w obszarach braku kompetencji – niezbędne wsparcie usługobiorcy.	
<b>Szacowany koszt usługi: 37.000,00 zł</b>	<b>Wartość udzielanej pomocy <i>de minimis</i>: 18.500,00 zł</b> <i>(50% szacowanego kosztu usługi)</i>	